

Représentation des nombres

Ivan Noyer

Lycée Leconte de Lisle

1 Introduction

2 Les entiers non signés

- Généralités
- Changement de base
- Opérations

3 Entiers signés

4 Les entiers en Python

Crédits

- Informatique pour tous en classes préparatoires aux grande écoles (Eyrolles)
- Wikipédia : [Complément à deux](#) et [ce Wiki](#)
- Nombres flottants : [Wikipedia en général](#)
- [cppreference](#) (Fonction de bibliothèques en C)

1 Introduction

2 Les entiers non signés

- Généralités
- Changement de base
- Opérations

3 Entiers signés

4 Les entiers en Python

Boutisme

- En informatique, certaines données telles que les nombres entiers peuvent être représentées sur plusieurs octets. L'ordre dans lequel ces octets sont organisés en mémoire ou dans une communication est appelé endianness (mot anglais traduit par « boutisme » ou par « endianisme »).

Boutisme

- En informatique, certaines données telles que les nombres entiers peuvent être représentées sur plusieurs octets. L'ordre dans lequel ces octets sont organisés en mémoire ou dans une communication est appelé endianness (mot anglais traduit par « boutisme » ou par « endianisme »).
- De la même manière que certains langages humains s'écrivent de gauche à droite, et d'autres s'écrivent de droite à gauche, il existe une alternative majeure à l'organisation des octets représentant une donnée : l'orientation *big-endian* et l'orientation *little-endian*.

Boutisme

- En informatique, certaines données telles que les nombres entiers peuvent être représentées sur plusieurs octets. L'ordre dans lequel ces octets sont organisés en mémoire ou dans une communication est appelé endianness (mot anglais traduit par « boutisme » ou par « endianisme »).
- De la même manière que certains langages humains s'écrivent de gauche à droite, et d'autres s'écrivent de droite à gauche, il existe une alternative majeure à l'organisation des octets représentant une donnée : l'orientation *big-endian* et l'orientation *little-endian*.
- En maths, la convention d'écriture des polynômes est le *big-endian* (ou *mot de poids fort en tête*) comme dans $X^3 + X^2 + 1$.

Gulliver

- Les termes *big-endian* et *little-endian* ont été popularisés dans le domaine informatique par Dany Cohen, en référence aux « Voyages de Gulliver », roman satirique de Jonathan Swift.

Gulliver

- Les termes *big-endian* et *little-endian* ont été popularisés dans le domaine informatique par Dany Cohen, en référence aux « Voyages de Gulliver », roman satirique de Jonathan Swift.
- En 1721, Swift décrit comment de nombreux habitants de Lilliput refusent d'obéir à un décret obligeant à manger les œufs à la coque par le petit bout.

Gulliver

- Les termes *big-endian* et *little-endian* ont été popularisés dans le domaine informatique par Dany Cohen, en référence aux « Voyages de Gulliver », roman satirique de Jonathan Swift.
- En 1721, Swift décrit comment de nombreux habitants de Lilliput refusent d'obéir à un décret obligeant à manger les œufs à la coque par le petit bout.
- La répression pousse les rebelles, dont la cause est appelée *big-endian*, à se réfugier dans l'empire rival de Blefuscu ce qui entretient une guerre longue et meurtrière entre les deux empires.

FIGURE – un oeuf



Big-endian

- Soit un entier sur 32 bits à écrire en mémoire, par exemple **0xA0B70708** en notation hexadécimal. Pour une structure de mémoire fondée sur une unité atomique de 1 octet et un incrément d'adresse de 1 octet, la convention big-endian consiste à enregistrer **A0** à l'adresse mémoire la plus petite, **B7** à la seconde plus petite et **08** à la plus grande.

Big-endian

- Soit un entier sur 32 bits à écrire en mémoire, par exemple **0xA0B70708** en notation hexadécimal. Pour une structure de mémoire fondée sur une unité atomique de 1 octet et un incrément d'adresse de 1 octet, la convention big-endian consiste à enregistrer **A0** à l'adresse mémoire la plus petite, **B7** à la seconde plus petite et **08** à la plus grande.
- Tous les protocoles TCP/IP communiquent en big-endian⁹. Il en va de même pour le protocole PCI Express. Les processeurs Motorola 68000, les SPARC (Sun Microsystems) ou encore les System/370 (IBM) sont des architectures qui respectent cette règle.

Little-endian

- En little-endian (« mot de poids faible en tête »), le nombre **0xA0B70708** est enregistré, pour une structure de mémoire fondée sur une unité atomique de 1 octet et un incrément d'adresse de 1 octet, avec **E8** à l'adresse mémoire la plus petite, **07** à la seconde plus petite et **A0** à la plus grande.

Little-endian

- En little-endian (« mot de poids faible en tête »), le nombre **0xA0B70708** est enregistré, pour une structure de mémoire fondée sur une unité atomique de 1 octet et un incrément d'adresse de 1 octet, avec **E8** à l'adresse mémoire la plus petite, **07** à la seconde plus petite et **A0** à la plus grande.
- Par exemple, les processeurs x86 ont une architecture petit-boutiste. Cela avait du sens en 1975 pour des raisons de rapidité mais ne présente plus aucun intérêt en 2017. L'inconvénient du little-endian est la moindre lisibilité du code machine par le programmeur.

Little-endian

- En little-endian (« mot de poids faible en tête »), le nombre **0xA0B70708** est enregistré, pour une structure de mémoire fondée sur une unité atomique de 1 octet et un incrément d'adresse de 1 octet, avec **E8** à l'adresse mémoire la plus petite, **07** à la seconde plus petite et **A0** à la plus grande.
- Par exemple, les processeurs x86 ont une architecture petit-boutiste. Cela avait du sens en 1975 pour des raisons de rapidité mais ne présente plus aucun intérêt en 2017. L'inconvénient du little-endian est la moindre lisibilité du code machine par le programmeur.
- Dans ce cours, nous représentons les nombres de façon plus lisible pour le programmeur, c'est à dire selon la convention big-endian.

1 Introduction

2 Les entiers non signés

- Généralités
- Changement de base
- Opérations

3 Entiers signés

4 Les entiers en Python

1 Introduction

2 Les entiers non signés

- Généralités
- Changement de base
- Opérations

3 Entiers signés

4 Les entiers en Python

Base 2

- Un nombre en base 2 peut-être vu comme un état de case mémoire. La base 2 est très pratique pour les calculs arithmétiques.

Base 2

- Un nombre en base 2 peut-être vu comme un état de case mémoire. La base 2 est très pratique pour les calculs arithmétiques.
- Un nombre en base 2 : un polynôme dont l'indéterminée (X) est notée 2 ($2^2 + 0 \cdot 2^1 + 2^0$ représente 5 au lieu de $X^2 + 1$).

Base 2

- Un nombre en base 2 peut-être vu comme un état de case mémoire. La base 2 est très pratique pour les calculs arithmétiques.
- Un nombre en base 2 : un polynôme dont l'indéterminée (X) est notée 2 ($2^2 + 0 \cdot 2^1 + 2^0$ représente 5 au lieu de $X^2 + 1$).
- Nombres entiers : Couramment stockés sur 32 ou 64 bits. Dans les exemples ci-dessous : souvent sur 8 bits (pour des raisons de place).

Base 2

- Un nombre en base 2 peut-être vu comme un état de case mémoire. La base 2 est très pratique pour les calculs arithmétiques.
- Un nombre en base 2 : un polynôme dont l'indéterminée (X) est notée 2 ($2^2 + 0 \cdot 2^1 + 2^0$ représente 5 au lieu de $X^2 + 1$).
- Nombres entiers : Couramment stockés sur 32 ou 64 bits. Dans les exemples ci-dessous : souvent sur 8 bits (pour des raisons de place).
- Sur 8 bits, entiers entre 0 et $2^8 - 1 = 255$. Sur N bits, on représente tous les entiers de 0 à $2^N - 1$.

Base 2

- Un nombre en base 2 peut-être vu comme un état de case mémoire. La base 2 est très pratique pour les calculs arithmétiques.
- Un nombre en base 2 : un polynôme dont l'indéterminée (X) est notée 2 ($2^2 + 0 \cdot 2^1 + 2^0$ représente 5 au lieu de $X^2 + 1$).
- Nombres entiers : Couramment stockés sur 32 ou 64 bits. Dans les exemples ci-dessous : souvent sur 8 bits (pour des raisons de place).
- Sur 8 bits, entiers entre 0 et $2^8 - 1 = 255$. Sur N bits, on représente tous les entiers de 0 à $2^N - 1$.
- Un *octet* = 8 bits. Avec un octet on représente 256 nombres.

Base 2

- Un nombre en base 2 peut-être vu comme un état de case mémoire. La base 2 est très pratique pour les calculs arithmétiques.
- Un nombre en base 2 : un polynôme dont l'indéterminée (X) est notée 2 ($2^2 + 0 \cdot 2^1 + 2^0$ représente 5 au lieu de $X^2 + 1$).
- Nombres entiers : Couramment stockés sur 32 ou 64 bits.
Dans les exemples ci-dessous : souvent sur 8 bits (pour des raisons de place).
- Sur 8 bits, entiers entre 0 et $2^8 - 1 = 255$. Sur N bits, on représente tous les entiers de 0 à $2^N - 1$.
- Un octet = 8 bits. Avec un octet on représente 256 nombres.
- En base 2 sur 32 bits, on représente les entiers de 0 à $2^{32} - 1 = 4294967295$ (4 milliards environ).

Conventions

- Pour distinguer cent un en base 10, du nombre cinq écrit en base 2, on indique l'écriture binaire. 101 ou 101_2 .
- Pour les autres bases, on indique le nombre de symboles, par exemple 432_5 représente un nombre en base 5.

1 Introduction

2 Les entiers non signés

- Généralités
- Changement de base
- Opérations

3 Entiers signés

4 Les entiers en Python

Passage de la base 10 à la base k

```
1 fonction changement_base(n,k)
2     entree : n (le nb)
3     entree : k (la base)
4     tant que n!=0 :
5         debut
6             a_i := reste de la division de n par k
7             n := quotient de la division de n par k
8         fin
9     inverser la suite des restes
10    renvoyer la suite des restes
```

Exemple

Exercice

Écrire 123 en binaire.

$$123 = 1111011_2$$

FIGURE – Méthode 1

Diagramme de division euclidienne pour convertir le nombre 123 en binaire. Le dividende est 123. Le diviseur est 2. Les étapes sont les suivantes :

- 123 : 2 = 61, reste 1
- 61 : 2 = 30, reste 1
- 30 : 2 = 15, reste 0
- 15 : 2 = 7, reste 1
- 7 : 2 = 3, reste 1
- 3 : 2 = 1, reste 1
- 1 : 2 = 0, reste 1

Les restes sont lus de bas en haut pour donner le résultat binaire : 1111011.

Base deux à dix

1111011_2 représente 123 :

$$1 \times 2^6 + 1 \times 2^5 + 1 \times 2^4 + 1 \times 2^3 + 0 \times 2^2 + 1 \times 2^1 + 1 \times 2^0 = 123.$$

1 Introduction

2 Les entiers non signés

- Généralités
- Changement de base
- Opérations

3 Entiers signés

4 Les entiers en Python

Addition en binaire

- Principe :

- $0 + 0 = 0$
- $0 + 1 = 1$
- $1 + 0 = 1$
- $1 + 1 = 0$ (avec retenue)

- Exemple :

$$\begin{array}{r} 1 & * & * & & * & * & & \\ 2 & 1 & 0 & 1 & 1 & 1 & 0 & 1 & 1 \\ 3 & + & & 1 & 1 & 0 & 0 & 0 & 1 \\ 4 & \hline \\ 5 & = & 1 & 1 & 1 & 0 & 1 & 1 & 1 & 0 & 0 \end{array} \quad (* : \text{retenue})$$

Ceci est câblé dans le processeur dans la partie réservée aux calculs arithmétiques et logiques (LPU).

Soustraction en binaire

- Principe :

- $0 - 0 = 0$. Retenue : non
- $0 - 1 = 1$ Retenue : oui
- $0 - (1+1) = 0$, où le 1 rouge est la retenue. Retenue : oui
- $1 - (1+1) = 1$, où le 1 rouge est la retenue. Retenue : oui
- $1 - 0 = 1$. Retenue : non
- $1 - 1 = 0$. Retenue : non

- Exemple :

$$\begin{array}{r} & * & * & * & * & * \\ 1 & 1 & 0 & 1 & 1 & 1 & 0 \\ - & & 1 & 0 & 1 & 1 & 1 \\ \hline & = & 1 & 0 & 1 & 0 & 1 & 1 & 1 \end{array} \quad (* \text{ : retenue})$$

La retenue est à ajouter aux chiffres sur la ligne du bas.
Exemple : $100 - 011 = 001$.

1 Introduction

2 Les entiers non signés

- Généralités
- Changement de base
- Opérations

3 Entiers signés

4 Les entiers en Python

Mettre le signe en bit de poids fort

- Ce qu'on a : sur 8 bits on représente les entiers non signés de 0 à 255.

Mettre le signe en bit de poids fort

- Ce qu'on a : sur 8 bits on représente les entiers non signés de 0 à 255.
- Objectif : une représentation pour les entiers signés (ie. avec un signe). Sur 8 bits on voudrait représenter les nombres de -128 à 127.

Mettre le signe en bit de poids fort

- Ce qu'on a : sur 8 bits on représente les entiers non signés de 0 à 255.
- Objectif : une représentation pour les entiers signés (ie. avec un signe). Sur 8 bits on voudrait représenter les nombres de -128 à 127.
- Notation utilisée sur des écritures de nombres de longueur donnée (8,16,32 bits). Bit de poids fort du nombre pour le signe.

Mettre le signe en bit de poids fort

- Ce qu'on a : sur 8 bits on représente les entiers non signés de 0 à 255.
- Objectif : une représentation pour les entiers signés (ie. avec un signe). Sur 8 bits on voudrait représenter les nombres de -128 à 127.
- Notation utilisée sur des écritures de nombres de longueur donnée (8,16,32 bits). Bit de poids fort du nombre pour le signe.
- Première idée $00000010_2 = +2$ en décimal et $10000010_2 = -2$ en décimal. PB :

Mettre le signe en bit de poids fort

- Ce qu'on a : sur 8 bits on représente les entiers non signés de 0 à 255.
- Objectif : une représentation pour les entiers signés (ie. avec un signe). Sur 8 bits on voudrait représenter les nombres de -128 à 127.
- Notation utilisée sur des écritures de nombres de longueur donnée (8,16,32 bits). Bit de poids fort du nombre pour le signe.
- Première idée $00000010_2 = +2$ en décimal et $10000010_2 = -2$ en décimal. PB :
 - ① Le nombre 0 possède deux représentations 10000000_2 et 00000000_2 (0 et -0).

Mettre le signe en bit de poids fort

- Ce qu'on a : sur 8 bits on représente les entiers non signés de 0 à 255.
- Objectif : une représentation pour les entiers signés (ie. avec un signe). Sur 8 bits on voudrait représenter les nombres de -128 à 127.
- Notation utilisée sur des écritures de nombres de longueur donnée (8,16,32 bits). Bit de poids fort du nombre pour le signe.
- Première idée $00000010_2 = +2$ en décimal et $10000010_2 = -2$ en décimal. PB :
 - ① Le nombre 0 possède deux représentations 10000000_2 et 00000000_2 (0 et -0).
 - ② Il faudrait modifier l'algorithme d'addition. Si un des nombres est négatif : erreur. Ainsi $3 + (-4) = -1$ Mais

$$00000011_2 + 10000100_2 = 10000111_2 \rightarrow -7.$$

Représentation des entiers signés en complément à 2 sur 16 bits

- Prenons l'exemple des mots de 16 bits : on peut représenter les entiers relatifs compris entre -32768 et 32767

Représentation des entiers signés en complément à 2 sur 16 bits

- Prenons l'exemple des mots de 16 bits : on peut représenter les entiers relatifs compris entre -32768 et 32767
- entier relatif x positif ou nul : pas de changement.

Représentation des entiers signés en complément à 2 sur 16 bits

- Prenons l'exemple des mots de 16 bits : on peut représenter les entiers relatifs compris entre -32768 et 32767
- entier relatif x positif ou nul : pas de changement.
- entier relatif x strictement négatif : représenté par l'entier naturel $x + 2^{16} = x + 65536$, qui est compris entre 32768 et 65535 .

Représentation des entiers signés en complément à 2 sur 16 bits

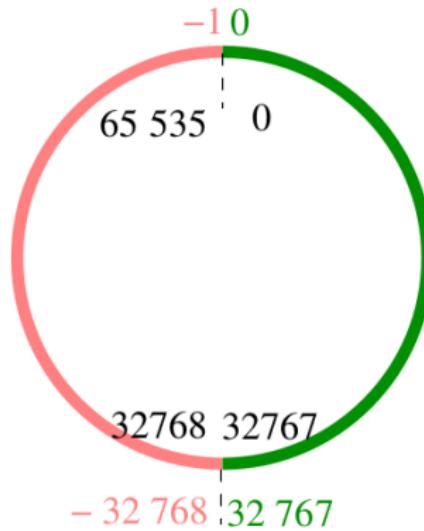
- Prenons l'exemple des mots de 16 bits : on peut représenter les entiers relatifs compris entre -32768 et 32767
- entier relatif x positif ou nul : pas de changement.
- entier relatif x strictement négatif : représenté par l'entier naturel $x + 2^{16} = x + 65536$, qui est compris entre 32768 et 65535 .
- Ainsi les entiers naturels de 0 à 32767 servent à représenter les entiers relatifs positifs ou nul

Représentation des entiers signés en complément à 2 sur 16 bits

- Prenons l'exemple des mots de 16 bits : on peut représenter les entiers relatifs compris entre -32768 et 32767
- entier relatif x positif ou nul : pas de changement.
- entier relatif x strictement négatif : représenté par l'entier naturel $x + 2^{16} = x + 65536$, qui est compris entre 32768 et 65535 .
- Ainsi les entiers naturels de 0 à 32767 servent à représenter les entiers relatifs positifs ou nul
- et les entiers naturels de 32768 à 65535 servent à représenter les entiers relatifs strictement négatifs

Représentation des entiers signés en complément à 2

FIGURE – Représentation des entiers signés en complément à deux sur 16 bits



Représentation des entiers signés en complément à 2 sur N bits (CA2N)

Méthode 1

- On veut représenter un nombre $-2^{N-1} \leq X < 2^{N-1}$ en CA2N

Représentation des entiers signés en complément à 2 sur N bits (CA2N)

Méthode 1

- On veut représenter un nombre $-2^{N-1} \leq X < 2^{N-1}$ en CA2N
 - Si X est négatif, on calcule la représentation binaire de $2^N + X$. Le premier bit sera automatiquement 1.

Représentation des entiers signés en complément à 2 sur N bits (CA2N)

Méthode 1

- On veut représenter un nombre $-2^{N-1} \leq X < 2^{N-1}$ en CA2N
 - 1 Si X est négatif, on calcule la représentation binaire de $2^N + X$. Le premier bit sera automatiquement 1.
 - 2 Si X est positif, le premier bit sera à 0 et les $N - 1$ autres bits seront la représentation de X en base 2 sur $(N - 1)$ bits.

Représentation des entiers signés en complément à 2 sur N bits (CA2N)

Méthode 1

- On veut représenter un nombre $-2^{N-1} \leq X < 2^{N-1}$ en CA2N
 - ① Si X est négatif, on calcule la représentation binaire de $2^N + X$. Le premier bit sera automatiquement 1.
 - ② Si X est positif, le premier bit sera à 0 et les $N - 1$ autres bits seront la représentation de X en base 2 sur $(N - 1)$ bits.
- Exemple -67 en complément à 2 sur 8 bits. :

Représentation des entiers signés en complément à 2 sur N bits (CA2N)

Méthode 1

- On veut représenter un nombre $-2^{N-1} \leq X < 2^{N-1}$ en CA2N
 - ➊ Si X est négatif, on calcule la représentation binaire de $2^N + X$. Le premier bit sera automatiquement 1.
 - ➋ Si X est positif, le premier bit sera à 0 et les $N - 1$ autres bits seront la représentation de X en base 2 sur $(N - 1)$ bits.
- Exemple -67 en complément à 2 sur 8 bits. :
 - ➊ $2^8 - 67 = 189$

Représentation des entiers signés en complément à 2 sur N bits (CA2N)

Méthode 1

- On veut représenter un nombre $-2^{N-1} \leq X < 2^{N-1}$ en CA2N
 - ① Si X est négatif, on calcule la représentation binaire de $2^N + X$. Le premier bit sera automatiquement 1.
 - ② Si X est positif, le premier bit sera à 0 et les $N - 1$ autres bits seront la représentation de X en base 2 sur $(N - 1)$ bits.
- Exemple -67 en complément à 2 sur 8 bits. :
 - ① $2^8 - 67 = 189$
 - ② $189 \rightarrow \underline{10111101}^8$.

CA2n compatibilité avec l'addition

- On reprend l'exemple de $3 + (-4)$.

CA2n compatibilité avec l'addition

- On reprend l'exemple de $3 + (-4)$.
- En CA28, 3 s'écrit comme $\overline{000000011}^8$

CA2n compatibilité avec l'addition

- On reprend l'exemple de $3 + (-4)$.
- En CA28, 3 s'écrit comme $\overline{000000011}^8$
- En CA28, pour -4 :

CA2n compatibilité avec l'addition

- On reprend l'exemple de $3 + (-4)$.
- En CA28, 3 s'écrit comme $\overline{000000011}^8$
- En CA28, pour -4 :
 - $-4 + 256 = 252 \mapsto \overline{11111100}^8$

CA2n compatibilité avec l'addition

- On reprend l'exemple de $3 + (-4)$.
- En CA28, 3 s'écrit comme $\overline{00000011}^8$
- En CA28, pour -4 :
 - $-4 + 256 = 252 \mapsto \overline{11111100}^8$
- Addition en binaire :

$$\begin{array}{r} 1 \quad 00000011 \\ 2 \quad +11111100 \\ \hline 3 \\ 4 \quad 11111111 \end{array}$$

CA2n compatibilité avec l'addition

- On reprend l'exemple de $3 + (-4)$.
- En CA28, 3 s'écrit comme $\overline{00000011}^8$
- En CA28, pour -4 :
 - $-4 + 256 = 252 \mapsto \overline{11111100}^8$
- Addition en binaire :

$$\begin{array}{r} 1 \quad 00000011 \\ 2 \quad +11111100 \\ \hline 3 \\ 4 \quad 11111111 \end{array}$$

- Que des 1 : il s'agit de -1 en CA28. Plus besoin de modifier l'algorithme d'addition !

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.
 - ➋ Si c'est -2^{N-1} son complément à 2 est 1 suivi de $N - 1$ zéros.

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.
 - ➋ Si c'est -2^{N-1} son complément à 2 est 1 suivi de $N - 1$ zéros.
 - ➌ Si le nombre est négatif mais $> -2^{N-1}$. Inverser tous les bits du binaire de sa valeur absolue (ie. transformer 1 en 0 et lycée de Versailles).

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.
 - ➋ Si c'est -2^{N-1} son complément à 2 est 1 suivi de $N - 1$ zéros.
 - ➌ Si le nombre est négatif mais $> -2^{N-1}$. Inverser tous les bits du binaire de sa valeur absolue (ie. transformer 1 en 0 et lycée de Versailles).
 - ➍ Ajouter 1 au bit de poids faible (attention aux retenues) !

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.
 - ➋ Si c'est -2^{N-1} son complément à 2 est 1 suivi de $N - 1$ zéros.
 - ➌ Si le nombre est négatif mais $> -2^{N-1}$. Inverser tous les bits du binaire de sa valeur absolue (ie. transformer 1 en 0 et lycée de Versailles).
 - ➍ Ajouter 1 au bit de poids faible (attention aux retenues) !
- Exo : prouver que c'est équivalent à la méthode 1.

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.
 - ➋ Si c'est -2^{N-1} son complément à 2 est 1 suivi de $N - 1$ zéros.
 - ➌ Si le nombre est négatif mais $> -2^{N-1}$. Inverser tous les bits du binaire de sa valeur absolue (ie. transformer 1 en 0 et lycée de Versailles).
 - ➍ Ajouter 1 au bit de poids faible (attention aux retenues) !
- Exo : prouver que c'est équivalent à la méthode 1.
- Exemple -67 en complément à 2 sur 8 bits. :

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.
 - ➋ Si c'est -2^{N-1} son complément à 2 est 1 suivi de $N - 1$ zéros.
 - ➌ Si le nombre est négatif mais $> -2^{N-1}$. Inverser tous les bits du binaire de sa valeur absolue (ie. transformer 1 en 0 et lycée de Versailles).
 - ➍ Ajouter 1 au bit de poids faible (attention aux retenues) !
- Exo : prouver que c'est équivalent à la méthode 1.
- Exemple -67 en complément à 2 sur 8 bits. :
 - ➊ 67 : 01000011₂

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.
 - ➋ Si c'est -2^{N-1} son complément à 2 est 1 suivi de $N - 1$ zéros.
 - ➌ Si le nombre est négatif mais $> -2^{N-1}$. Inverser tous les bits du binaire de sa valeur absolue (ie. transformer 1 en 0 et lycée de Versailles).
 - ➍ Ajouter 1 au bit de poids faible (attention aux retenues) !
- Exo : prouver que c'est équivalent à la méthode 1.
- Exemple -67 en complément à 2 sur 8 bits. :
 - ➊ 67 : 01000011_2
 - ➋ inversion : 10111100_2

Représentation des entiers signés en complément à 2 sur n bits

Méthode 2

- Complément à 2 (sur n bits). Ici $n = 8$.
 - ➊ Si le nombre est positif, donner son expression en binaire sur n bits.
 - ➋ Si c'est -2^{N-1} son complément à 2 est 1 suivi de $N - 1$ zéros.
 - ➌ Si le nombre est négatif mais $> -2^{N-1}$. Inverser tous les bits du binaire de sa valeur absolue (ie. transformer 1 en 0 et lycée de Versailles).
 - ➍ Ajouter 1 au bit de poids faible (attention aux retenues) !
- Exo : prouver que c'est équivalent à la méthode 1.
- Exemple -67 en complément à 2 sur 8 bits. :
 - ➊ 67 : 01000011_2
 - ➋ inversion : 10111100_2
 - ➌ ajout de 1 au bit de poids faible : 10111101_2 . Finalement $\underline{1011\ 1101}^8$.

Calcul de tête

Si l'on doit transformer un nombre négatif non nul en son complément à deux "de tête", un bon moyen est de garder tous les chiffres depuis la droite jusqu'au premier 1 (compris) puis d'inverser tous les suivants.

- Prenons par exemple le nombre -20

Calcul de tête

Si l'on doit transformer un nombre négatif non nul en son complément à deux "de tête", un bon moyen est de garder tous les chiffres depuis la droite jusqu'au premier 1 (compris) puis d'inverser tous les suivants.

- Prenons par exemple le nombre -20
- Codage binaire de sa valeur absolue 20 : 00010100

Calcul de tête

Si l'on doit transformer un nombre négatif non nul en son complément à deux "de tête", un bon moyen est de garder tous les chiffres depuis la droite jusqu'au premier 1 (compris) puis d'inverser tous les suivants.

- Prenons par exemple le nombre -20
- Codage binaire de sa valeur absolue 20 : 00010100
- On garde la partie à droite telle quelle : 00010**100**

Calcul de tête

Si l'on doit transformer un nombre négatif non nul en son complément à deux "de tête", un bon moyen est de garder tous les chiffres depuis la droite jusqu'au premier 1 (compris) puis d'inverser tous les suivants.

- Prenons par exemple le nombre -20
- Codage binaire de sa valeur absolue 20 : 00010100
- On garde la partie à droite telle quelle : **00010100**
- On inverse la partie de gauche après le premier un : **11101100**

Calcul de tête

Si l'on doit transformer un nombre négatif non nul en son complément à deux "de tête", un bon moyen est de garder tous les chiffres depuis la droite jusqu'au premier 1 (compris) puis d'inverser tous les suivants.

- Prenons par exemple le nombre -20
- Codage binaire de sa valeur absolue 20 : 00010100
- On garde la partie à droite telle quelle : 00010**100**
- On inverse la partie de gauche après le premier un : **11101**100
- Et voici -20 : $\overline{11101100}^8$.

Soustraction binaire grâce au complément à 2

- On veut effectuer $15 - 14$

Soustraction binaire grâce au complément à 2

- On veut effectuer $15 - 14$
- En binaire $15 \mapsto 1111_2$ et $14 \mapsto 1110_2$

Soustraction binaire grâce au complément à 2

- On veut effectuer $15 - 14$
- En binaire $15 \mapsto 1111_2$ et $14 \mapsto 1110_2$
- 15 et -14 peuvent s'écrire en CA25. $15 \mapsto \overline{01111}^5$ et $-14 \mapsto \overline{10010}^5$

Soustraction binaire grâce au complément à 2

- On veut effectuer $15 - 14$
- En binaire $15 \mapsto 1111_2$ et $14 \mapsto 1110_2$
- 15 et -14 peuvent s'écrire en CA25. $15 \mapsto \overline{01111}^5$ et $-14 \mapsto \overline{10010}^5$
- On effectue ensuite une simple addition en CA25.

Soustraction binaire grâce au complément à 2

- On veut effectuer $15 - 14$
- En binaire $15 \mapsto 1111_2$ et $14 \mapsto 1110_2$
- 15 et -14 peuvent s'écrire en CA25. $15 \mapsto \overline{01111}^5$ et $-14 \mapsto \overline{10010}^5$
- On effectue ensuite une simple addition en CA25.

$$\begin{array}{r} 1 \quad \quad \quad *** \\ 2 \quad \quad \quad 01111 \\ 3 \quad \quad \quad 10010 \\ 4 \quad + \quad \quad \hline \\ 5 \quad (1)00001 \end{array}$$

Le bit le plus à gauche (1) est un *artefact* (Altération du résultat d'un examen due au procédé technique utilisé) qui n'est pas pris en compte. On sait que le résultat de $15 - 14$ tient en CA25 puisque ce sont deux nombres *de signes opposés* qui tiennent en CA25.

Soustraction binaire grâce au complément à 2

- On veut effectuer $15 - 14$
- En binaire $15 \mapsto 1111_2$ et $14 \mapsto 1110_2$
- 15 et -14 peuvent s'écrire en CA25. $15 \mapsto \overline{01111}^5$ et $-14 \mapsto \overline{10010}^5$
- On effectue ensuite une simple addition en CA25.

•

1	***
2	01111
3	10010
4	+
5	(1)00001

- . On sait que le résultat de $15 - 14$ tient en CA25 puisque ce sont deux nombres *de signes opposés* qui tiennent en CA25.
- On trouve donc que $15 - 14$ vaut $\overline{00001}^5$, ce qui correspond à 1 en CA25.

Du complément à 2 à la notation décimale

- Soit X de complément à 2 sur 8 bits $\overline{1010\ 1101}^8$.

Du complément à 2 à la notation décimale

- Soit X de complément à 2 sur 8 bits $\overline{1010\ 1101}^8$.
- Nombre négatif non nul (1 en bit de poids fort).

Du complément à 2 à la notation décimale

- Soit X de complément à 2 sur 8 bits $\overline{1010\ 1101}^8$.
- Nombre négatif non nul (1 en bit de poids fort).
- On peut coder X en complément à 2 sur 8 bits, donc $-2^{8-1} = -128 \leq X \leq -1$.

Du complément à 2 à la notation décimale

- Soit X de complément à 2 sur 8 bits $\overline{1010\ 1101}^8$.
- Nombre négatif non nul (1 en bit de poids fort).
- On peut coder X en complément à 2 sur 8 bits, donc $-2^{8-1} = -128 \leq X \leq -1$.
- On calcule le codage décimal de 1010 1101, puis on soustrait 256 (i.e. -2^8).

Du complément à 2 à la notation décimale

- Soit X de complément à 2 sur 8 bits $\overline{1010\ 1101}^8$.
- Nombre négatif non nul (1 en bit de poids fort).
- On peut coder X en complément à 2 sur 8 bits, donc $-2^{8-1} = -128 \leq X \leq -1$.
- On calcule le codage décimal de $1010\ 1101$, puis on soustrait 256 (i.e. -2^8).
-

$$-(1 \times 2^8) + 1 \times 2^7 + 0 \times 2^6 + 1 \times 2^5 + 0 \times 2^4 + \dots \\ \dots + 1 \times 2^3 + 1 \times 2^2 + 0 \times 2^1 + 1 \times 2^0 = -83 = X$$

Parité et signe en complément à 2

- Pour reconnaître un nombre positif en complément à 2 sur n bits, il suffit que son bit de poids fort soit à 0,

Parité et signe en complément à 2

- Pour reconnaître un nombre positif en complément à 2 sur n bits, il suffit que son bit de poids fort soit à 0,
- Négatif : son bit de poids fort à 1.

Parité et signe en complément à 2

- Pour reconnaître un nombre positif en complément à 2 sur n bits, il suffit que son bit de poids fort soit à 0,
- Négatif : son bit de poids fort à 1.
- -1 est toujours l'entier qui, en complément à deux sur n bits, a une représentation ne comportant que des 1.

Représentation des entiers signés en complément à 2

FIGURE – Quelques entiers signés en complément à 2

bit de signe		
0 1 1 1 1 1 1 1	=	127
0 0 0 0 0 0 1 0	=	2
0 0 0 0 0 0 0 1	=	1
0 0 0 0 0 0 0 0	=	0
1 1 1 1 1 1 1 1	=	-1
1 1 1 1 1 1 1 0	=	-2
1 0 0 0 0 0 0 1	=	-127
1 0 0 0 0 0 0 0	=	-128

Entiers de 8 bits en complément à deux

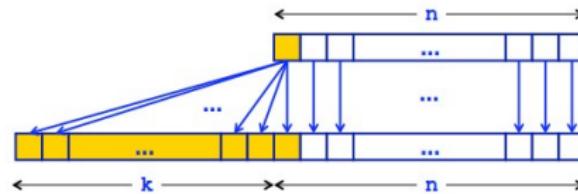
En complément à 2 sur N bits on représente tous les entiers de -2^{N-1} à $2^{N-1} - 1$. Sur 32 bits : de $-2^{31} = -2147483648$ à $2^{31} - 1 = 2147483647$ (plus ou moins 2 milliards).

Extension de format

FIGURE – Duplication du bit de poids fort

◆ Extension de signe:

Si l'on veut passer un entier signé x d'un format n bits vers un format $n+k$ bits, en gardant la même valeur, il suffit de faire une extension de signe: le bit de signe est répété sur les nouveaux k bits de poids fort



Exemple : soit $\overline{10001000}^8$ un entier signé représenté en complément à 2 sur 8 bits. En complément à 2 sur 12 bits, on obtient : $\overline{111110001000}^{12}$

Overflow

- Il y a *overflow* (dépassement de capacité) lorsque le nombre à représenter ne tient pas dans le format choisi.

Overflow

- Il y a *overflow* (dépassement de capacité) lorsque le nombre à représenter ne tient pas dans le format choisi.
- Pour reconnaître un overflow dans une addition en complément à 2 :

Overflow

- Il y a *overflow* (dépassement de capacité) lorsque le nombre à représenter ne tient pas dans le format choisi.
- Pour reconnaître un overflow dans une addition en complément à 2 :
 - si les deux opérandes sont du même signe : dépassement si le résultat est de signe opposé,

Overflow

- Il y a *overflow* (dépassement de capacité) lorsque le nombre à représenter ne tient pas dans le format choisi.
- Pour reconnaître un overflow dans une addition en complément à 2 :
 - si les deux opérandes sont du même signe : dépassement si le résultat est de signe opposé,
 - Si les deux opérandes sont de signes opposés, il n'y a jamais dépassement.

Exemple

- On additionne $\overline{01111000}^8$ (120) et $\overline{01110011}^8$ (115) en CA28.

Exemple

- On additionne 01111000^8 (120) et 01110011^8 (115) en CA28.

1 ****
2 01110011
3 +01111000
4 _____
5 11101011 (changement de signe donc overflow)

Exemple

- On additionne 01111000^8 (120) et 01110011^8 (115) en CA28.

1 ****
2 01110011
3 +01111000
4 _____
5 11101011 (changement de signe donc overflow)

- On constate un overflow.

Exemple

- On additionne 01111000^8 (120) et 01110011^8 (115) en CA28.

1 ****
2 01110011
3 +01111000
4 _____
5 11101011 (changement de signe donc overflow)

- On constate un overflow.
- On passe au CA29. 120 : 001111000^9 et 115 : 001110011^9

Exemple

- On additionne 01111000^8 (120) et 01110011^8 (115) en CA28.

1 ****
2 01110011
3 +01111000
4 _____
5 111010111 (changement de signe donc overflow)

- On constate un overflow.
- On passe au CA29. 120 : 001111000^9 et 115 : 001110011^9

1 ****
2 001110011
3 +001111000
4 _____
5 011101011

Exemple

- On additionne $\overline{01111000}^8$ (120) et $\overline{01110011}^8$ (115) en CA28.

1 ****
2 01110011
3 +01111000
4 _____
5 111010111 (changement de signe donc overflow)

- On constate un overflow.
- On passe au CA29. 120 : $\overline{001111000}^9$ et 115 : $\overline{001110011}^9$

1 ****
2 001110011
3 +001111000
4 _____
5 011101011

- Le résultat, $\overline{011101011}^9$ représente 235 en CA29.

1 Introduction

2 Les entiers non signés

- Généralités
- Changement de base
- Opérations

3 Entiers signés

4 Les entiers en Python

Cette section hors programme est laissée au lecteur curieux.

Découpage des entiers en PYTHON

D'après Nicolas Pécheux.

- Les entiers en Python ont une précision non limitée. Ils ne fonctionnent donc pas en complément à 2.

Découpage des entiers en PYTHON

D'après Nicolas Pécheux.

- Les entiers en Python ont une précision non limitée. Ils ne fonctionnent donc pas en complément à 2.
- Sur une machine 32 bits, la représentation binaire d'un entier Python x est découpée en paquets de 15 bits, stockés dans un tableau dont les éléments sont des entiers de 16 bits (pour que la taille soit un multiple de 8).

Découpage des entiers en PYTHON

D'après Nicolas Pécheux.

- Les entiers en Python ont une précision non limitée. Ils ne fonctionnent donc pas en complément à 2.
- Sur une machine 32 bits, la représentation binaire d'un entier Python x est découpée en paquets de 15 bits, stockés dans un tableau dont les éléments sont des entiers de 16 bits (pour que la taille soit un multiple de 8).
- Les cases du tableau sont donc les coefficients de x dans sa représentation en base 2^{15} .

Découpage des entiers en PYTHON

D'après Nicolas Pécheux.

- Les entiers en Python ont une précision non limitée. Ils ne fonctionnent donc pas en complément à 2.
- Sur une machine 32 bits, la représentation binaire d'un entier Python x est découpée en paquets de 15 bits, stockés dans un tableau dont les éléments sont des entiers de 16 bits (pour que la taille soit un multiple de 8).
- Les cases du tableau sont donc les coefficients de x dans sa représentation en base 2^{15} .
- A ce tableau est associée un (petit) entier indiquant le nombre de chiffres de x dans la base 2^{15} .

Exemple

- Soit le nombre $x = 1234567891011$. Il s'écrit en binaire

$$\underbrace{000010001111101}_{1149_{10}} \mid \underbrace{11000111110110}_{25590_{10}} \mid \underbrace{000100001000011}_{2115_{10}}$$

Exemple

- Soit le nombre $x = 1234567891011$. Il s'écrit en binaire

$$\underbrace{000010001111101}_{{1149}_{10}} \mid \underbrace{11000111110110}_{{25590}_{10}} \mid \underbrace{000100001000011}_{{2115}_{10}}$$

- Dans la base 2^{15} , il faut 32768 symboles pour les digits. On peut garder l'écriture en base 10 comme symbole. Ainsi x s'écrit

$$1149_{10} 25590_{10} 2115_{10} {}_{2^{15}} \text{ en base } 2^{15}$$

Exemple

- Soit le nombre $x = 1234567891011$. Il s'écrit en binaire

$$\underbrace{000010001111101}_{{1149}_{10}} \mid \underbrace{11000111110110}_{{25590}_{10}} \mid \underbrace{000100001000011}_{{2115}_{10}}$$

- Dans la base 2^{15} , il faut 32768 symboles pour les digits. On peut garder l'écriture en base 10 comme symbole. Ainsi x s'écrit

$$1149_{10} 25590_{10} 2115_{10} \text{ en base } 2^{15}$$

- Alors x est représenté en PYTHON par le tableau **[2115, 25590, 1149]** (little-endian) et l'entier 3.
Et $-x$ est représenté par le même tableau et -3.

Opérations arithmétiques

- La base choisie (2^{15} pour une machine 32 bits, 2^{30} pour une 64 bits) ne doit pas être trop grande pour que le processeur puisse faire les opérations arithmétiques entre les digits.

Opérations arithmétiques

- La base choisie (2^{15} pour une machine 32 bits, 2^{30} pour une 64 bits) ne doit pas être trop grande pour que le processeur puisse faire les opérations arithmétiques entre les digits.
- En cas d'addition par exemple, les coefficients de mêmes exposants sont additionnés par le processeur. Un petit logiciel est ensuite chargé d'harmoniser les résultats (en cas de propagation de retenue par exemple).

Opérations arithmétiques

- La base choisie (2^{15} pour une machine 32 bits, 2^{30} pour une 64 bits) ne doit pas être trop grande pour que le processeur puisse faire les opérations arithmétiques entre les digits.
- En cas d'addition par exemple, les coefficients de mêmes exposants sont additionnés par le processeur. Un petit logiciel est ensuite chargé d'harmoniser les résultats (en cas de propagation de retenue par exemple).
- Ce traitement logiciel ralenti les opérations arithmétiques sur les entiers PYTHON.

- Pour connaître la base (en exposant de 2) et la taille d'occupation (en octets) de chaque digit dans cette base, il suffit d'entrer

```
1 import sys
2 sys.int_info
```

- Pour connaître la base (en exposant de 2) et la taille d'occupation (en octets) de chaque digit dans cette base, il suffit d'entrer

```
1 import sys
2 sys.int_info
```

- On obtient

```
sys.int_info(bits_per_digit=30 ,
             sizeof_digit=4)
```